

DAFTAR TABEL

Tabel 2.1 Alamat Vektor <i>Interrupt</i> dari ATmega16.....	13
Tabel 2.2 Tabel I/O LCD	18
Tabel 4.1 Nilai kenaikan frekuensi beban untuk penambahan lampu pijar	26
Tabel 4.2 Kombinasi beban komplemen.....	27
Tabel 5.1 Pengaruh kenaikan daya beban utama	37
Tabel 5.2 Pengaruh penurunan daya beban utama.....	38
Tabel 5.3 Keluaran pengujian rangkaian power line clock.....	41
Tabel 5.4 Tabulasi pemakaian beban untuk pengujian	42
Tabel 5.5 Fluktuasi frekuensi beban utama.....	42
Tabel 5.6 Hasil pengujian pembebanan generator sinkron tanpa ELC.....	45
Tabel 5.7 Hasil pengujian pembebanan generator sinkron dengan ELC	46
Tabel 5.8 Nilai daya beban total generator sinkron tanpa penggunaan ELC.....	46
Tabel 5.9 Nilai daya beban total pembebanan generator sinkron dengan penggunaan ELC	47
Tabel 5.10 Tabulasi daya beban.....	48
Tabel 5.11 Tabulasi respon putaran generator	50
Tabel 5.12 Tabulasi respon frekuensi	51
Tabel 5.13 Tabulasi respon tegangan.....	52