

LEMBAR PENGESAHAN

PERANCANGAN 8 BIT MULTIPLEKSER DAN DEMULTIPLEKSER DALAM
SATU IC DENGAN TEKNOLOGI *HIGH SPEED CMOS*

SKRIPSI

Diajukan untuk memenuhi persyaratan
memperoleh gelar Sarjana Teknik

Disusun oleh:

ERNY ANUGRAHANY

NIM.105060300111030-63

Skripsi ini telah diuji dan dinyatakan lulus pada
tanggal 20 Mei 2014

Majelis Penguji

Ir. Nanang Sulistyanto, MT.
19700113 199403 1 002

Mochammad Rif'an, ST.,MT
19710301 200012 1 001

Ir. Nurussa'adah, MT
NIP. 19680706 199203 2 001

Mengetahui
Ketua Jurusan Teknik Elektro

M. Aziz Muslim, ST., MT., Ph.D
NIP. 19741203 200012 1 001