

**PERANCANGAN 8 BIT MULTIPLEKSER DAN DEMULTIPLEKSER DALAM
SATU IC DENGAN TEKNOLOGI *HIGH SPEED CMOS***

SKRIPSI

Diajukan untuk memenuhi persyaratan
memperoleh gelar Sarjana Teknik



Disusun oleh:

ERNY ANUGRAHANY
NIM.105060300111030-63

KEMENTERIAN PENDIDIKAN DAN KEBUDAYAAN
UNIVERSITAS BRAWIJAYA
FAKULTAS TEKNIK
MALANG

2014