

LEMBAR PERSETUJUAN

PERANCANGAN 8 BIT MULTIPLEXER DAN DEMULTIPLEXER DALAM
SATU IC DENGAN TEKNOLOGI *HIGH SPEED CMOS*

SKRIPSI

Diajukan untuk memenuhi persyaratan
memperoleh gelar Sarjana Teknik



Disusun oleh:

ERNY ANUGRAHANY

NIM.105060300111030-63

Telah diperiksa dan disetujui oleh:

Dosen Pembimbing I

Ir. M. Julius, St.,MS

NIP. 19540720 198203 1 002

Dosen Pembimbing II

Dr.-Ing Onny Setyawati, ST.,MT.,MSc

NIP. 19740417 200003 2 007