

repository.ub.ac

**PENERAPAN *FLOATING POINT UNIT* (FPU) SEBAGAI  
*CO-PROCESSOR* YANG DIIMPLEMENTASIKAN DENGAN  
MENGUNAKAN FPGA**

**SKRIPSI**

**KONSENTRASI TEKNIK ELEKTRONIKA**

*Diajukan Untuk Memenuhi Sebagai Persyaratan  
Memperoleh Gelar Sarjana Teknik*



Disusun Oleh :

**KANZI MAHFI**

**0610630055-63**

**KEMENTERIAN PENDIDIKAN NASIONAL  
UNIVERSITAS BRAWIJAYA  
FAKULTAS TEKNIK  
MALANG  
2013**

UNIVERSITAS BRAWIJAYA

## LEMBAR PERSETUJUAN

### PENERAPAN *FLOATING POINT UNIT* (FPU) SEBAGAI *CO-PROCESSOR* YANG DIIMPLEMENTASIKAN DENGAN MENGUNAKAN FPGA

#### SKRIPSI

#### KONSENTRASI TEKNIK ELEKTRONIKA

*Diajukan Untuk Memenuhi Sebagai Persyaratan  
Memperoleh Gelar Sarjana Teknik*



Disusun Oleh :

**KANZI MAHFI**  
**0610630055-63**

Telah diperiksa dan disetujui oleh:

Dosen Pembimbing I

Dosen Pembimbing II

**Mochammad Rif an, ST., MT.**  
NIP 19710301 200012 1 001

**Waru Djuriatno, S.T., M.T.**  
NIP 19690725 199702 1 001