

DAFTAR TABEL

No.	Judul	Halaman
Tabel 2.1	Nilai Kapasitansi Parasitik MOSFET.....	17
Tabel 2.2	Daftar Kebenaran Gerbang NAND.....	26
Tabel 2.3	Daftar Kebenaran Gerbang NOT	28
Tabel 2.4	Level Tegangan Input Output Inverter CMOS.....	29
Tabel 2.5	Kondisi Daerah Operasi Transistor.....	30
Tabel 2.6	Daftar Kebenaran Multiplexer 16 to 1.....	39
Tabel 4.1	Parameter Desain Transistor.....	50
Tabel 4.2	Variasi Parameter Transkonduktansi K.....	58
Tabel 4.3	Data Hasil Perhitungan Analisis Propagation Delay.....	75
Tabel 5.1	Data Hasil Simulasi IC Multiplexer 16 to 1 HCMOS	103
Tabel 5.2	Perbandingan Data Hasil Perhitungan dan Simulasi VTC dengan Datasheet IC Multiplexer TTL DM74150 dan IC CMOS MM54C150.....	104
Tabel 5.3	Data Hasil Perbandingan Nilai <i>Propagation Delay</i> , <i>Rise Time</i> , dan <i>Fall time</i> , dan T_{PD} dengan <i>Datasheet</i> IC <i>Decoder</i> TTL DM74150 dan IC CMOS MM54C150 pada $f = 1\text{MHz}$	104
Tabel 5.4	Data Hasil Perbandingan <i>Power Disipation</i> dan <i>Power Delay Product</i> dengan <i>Datasheet</i> IC <i>Decoder</i> TTL DM74150 dan IC CMOS MM574C150 pada $C_L = 15\text{pF}$ dan $C_L=50\text{pF}$ dengan $f = 1\text{MHz}$	105