

MAKALAH SEMINAR HASIL

**PERANCANGAN IC MULTIPLEKSER 16 TO 1 DENGAN
TEKNOLOGI HIGH SPEED CMOS (HCMOS)**



Disusun oleh :

CERI AHENDYARTI

NIM. 0810633038

KEMENTERIAN PENDIDIKAN NASIONAL

UNIVERSITAS BRAWIJAYA

FAKULTAS TEKNIK

MALANG

2012

repository.ub.ac.id

PERANCANGAN IC MULTIPLEKSER 16 TO 1 DENGAN
TEKNOLOGI HIGH SPEED CMOS (HCMOS)

MAKALAH SEMINAR HASIL

Disusun oleh :

CERI AHENDYARTI

NIM. 0810633038

Telah diperiksa dan disetujui oleh
Dosen Pembimbing :

Pembimbing I

Ir. M. Julius St., MS
NIP 19540720 198203 1002

Pembimbing II

Raden Arief Setyawan, ST., MT
NIP. 19621211 198802 1 001