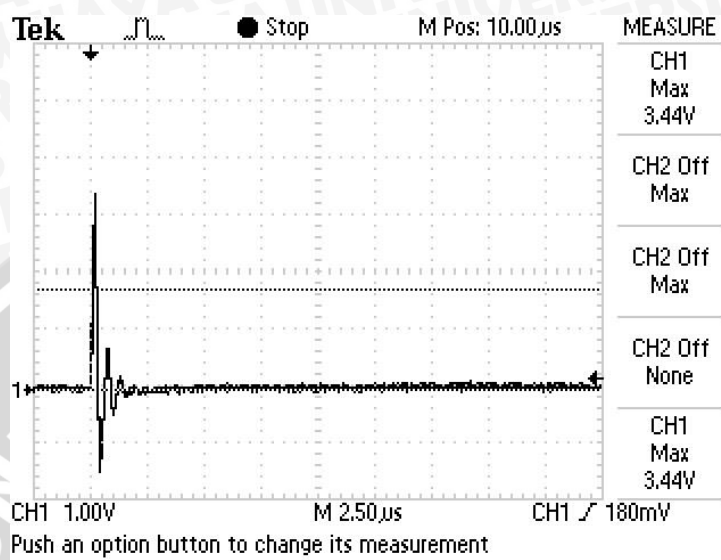
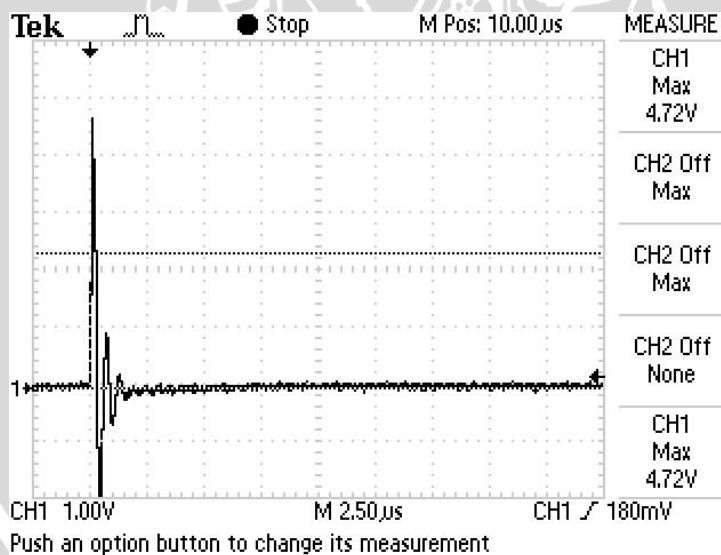


## LAMPIRAN

### Lampiran 1 Gambar gelombang impuls terpotong

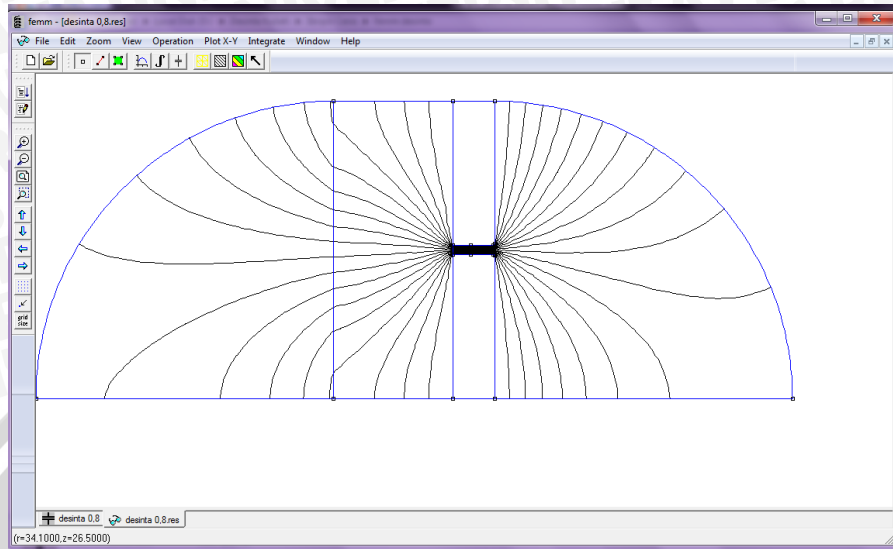


Gambar pemotongan arester PCB sela 0,8 mm

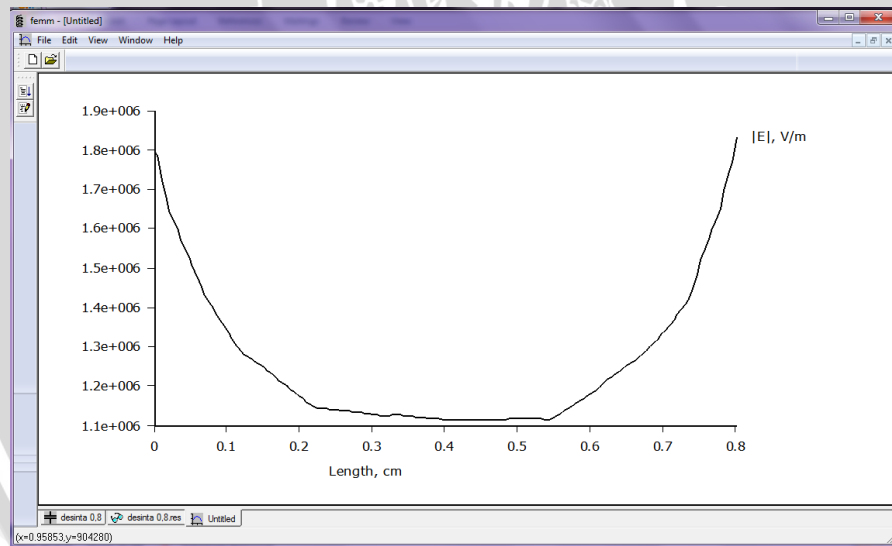


Gambar pemotongan arester PCB sela 0,9 mm

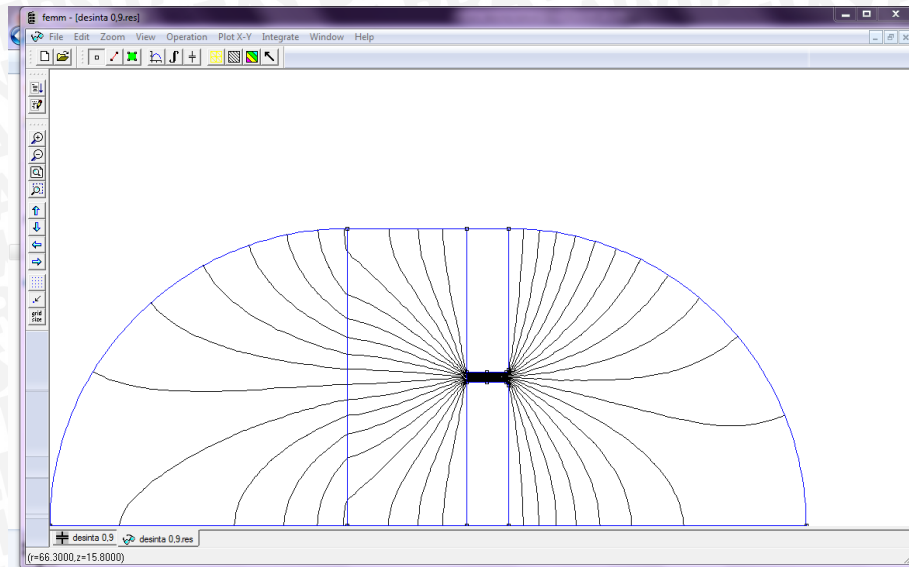
## Lampiran 2 Gambar equipotensial dan grafik kuat medan listrik hasil simulasi FEMM 4.2



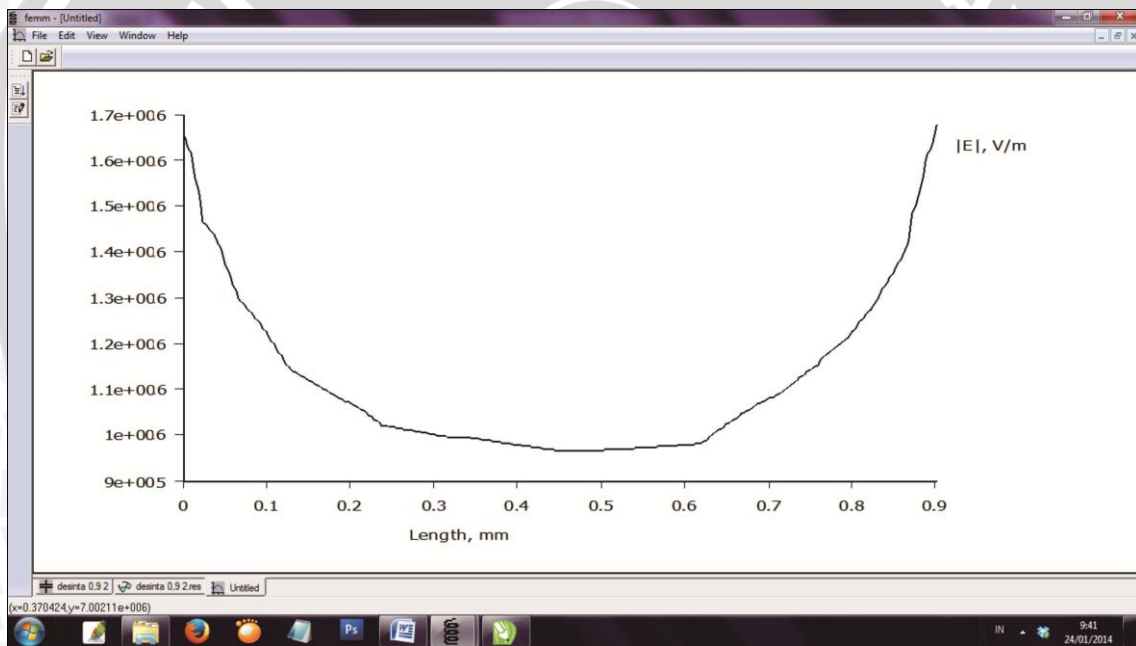
Gambar garis equipotensial hasil simulasi sela 0,8 mm



Gambar hasil simulasi grafik kuat medan listrik pada sela 0,8 mm



Gambar garis eqipotensial hasil simulasi sela 0,9 mm



Gambar hasil simulasi grafik kuat medan listrik pada sela 0,9 mm

**Lampiran 3 Foto arester PCB (*Printed Circuit Board*)**

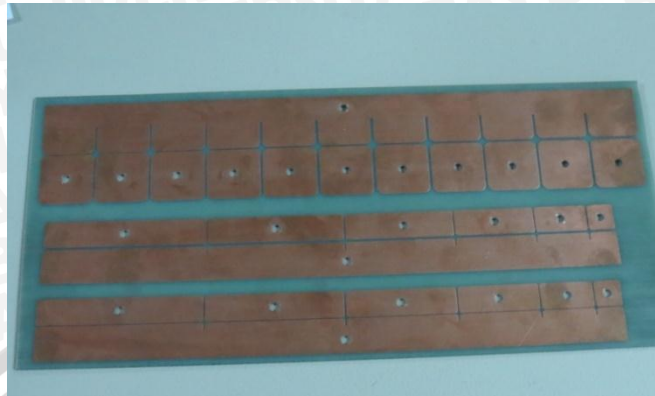


Foto realisasi arester PCB (*Printed Circuit Board*) dengan jarak sela dan perbesaran yang berubah-ubah.

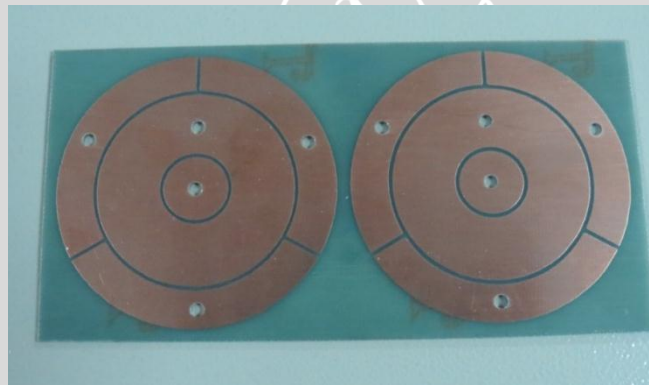


Foto rancang bangun arester PCB (*Printed Circuit Board*) untuk proteksi kWh meter tiga fasa sebelum dilakukan pengujian

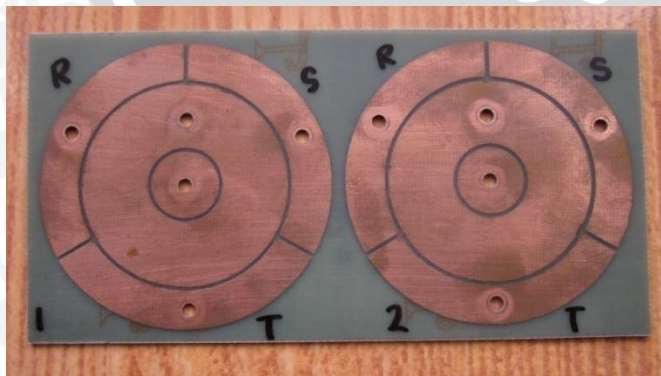


Foto rancang bangun arester PCB (*Printed Circuit Board*) untuk proteksi kWh meter tiga fasa setelah dilakukan pengujian

**Lampiran 4 Foto pengujian arester PCB**



Foto rangkaian pengujian arester PCB



Foto simulasi pengujian arester PCB sebelum pengujian dengan menggunakan tegangan tinggi impuls

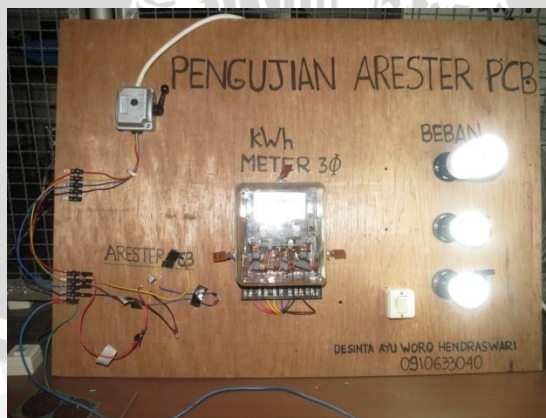


Foto simulasi pengujian arester PCB setelah pengujian dengan menggunakan tegangan tinggi impuls dan menggunakan tegangan tiga fasa



Foto pengujian arester PCB



Foto pengujian arester PCB dengan menggunakan *voltage regulator* pada tegangan masukan 400 volt

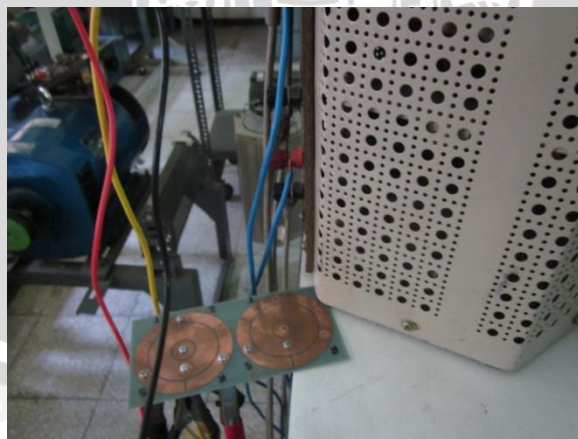


Foto pengujian arester PCB dengan menggunakan *voltage regulator* pada tegangan masukan 400 volt

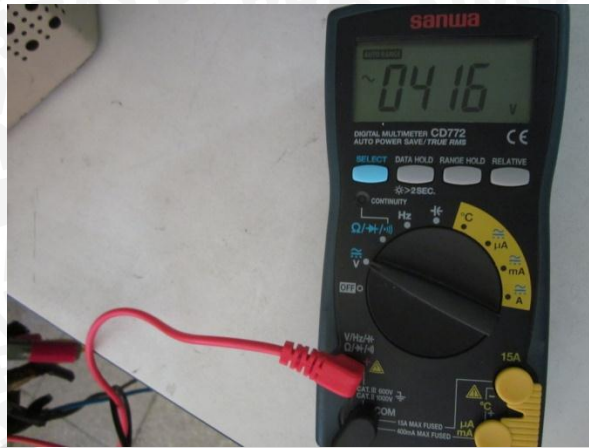


Foto peneraan tegangan masukan pada arester PCB

